

特長

外形48H×96W×141.5D

文字高 20mm、14.2mmを選択可能、ゼロサプレス機能内蔵
BCD信号入力はCMOS・オープンコレクタレベルで、正/負論理指定可能

TDD-69T, 79TはDIPスイッチによる小数点設定、端子台でのランプテストが可能

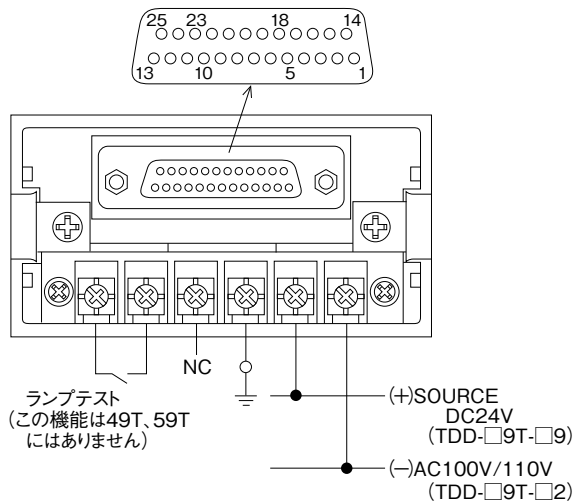


形名

TDD-A9T-BC

| 項目 | 形番 | 定 格 |
|---------|----|------------------|
| A : 桁 数 | 4 | 3 1/2桁 (文字高20) |
| | 5 | 4桁 (文字高20) |
| | 6 | 4 1/2桁 (文字高14.2) |
| | 7 | 5桁 (文字高14.2) |
| B : 論 理 | 1 | 正論理 |
| | 2 | 負論理 |
| C : 電 源 | 2 | AC 100/110V |
| | 9 | DC 24V |

結線図



注文時指定事項

(例)

| 形 名 | 桁数 | 形名 | 論理 | 電源 | 単位 |
|-----|----|-----|----|----|----|
| TDD | 4 | 9T- | 1 | 2 | V |

仕 様

| | |
|---------|---|
| 最大表示 | TDD-49T 3 1/2桁 -1999~1999 TDD-59T 4桁 0~9999 TDD-69T 4 1/2桁 -19999~19999 TDD-79T 5桁 0~99999 ゼロサプレス機能付き |
| 入力信号 | BCD信号 (CMOS レベル、オープンコレクタ出力でインターフェース可能) 正・負論理指定可能 (BCDデータのみ) |
| 表示素子 | TDD-49T, 59T 文字高20 7セグメント赤色LED表示 TDD-69T, 79T 文字高14.2 7セグメント赤色LED表示 |
| DC電源 | 電 圧 DC 24V±10% 消費電力 DC 24V時 約3.0W |
| AC電源 | 電 圧 50/60Hz AC 100/110V±10% 消費電力 AC 100/110V時 約2.5VA |
| 動作温度 | 0~50℃ |
| 動作相対湿度 | 20~85%RH (結露しないこと) |
| 保存温度範囲 | -20~80℃ |
| 保存相対湿度 | 20~95%RH (結露しないこと) |
| 耐 電 圧 | 電気回路-GND AC 2000V 1分間 補助電源-GND |
| 絶 縁 抵 抗 | 電気回路-GND 20MΩ以上 補助電源-GND (DC 500V) |
| 結線コネクタ | 25極 Dsub コネクタ |

各ピン機能説明

TDD-49T, 59T

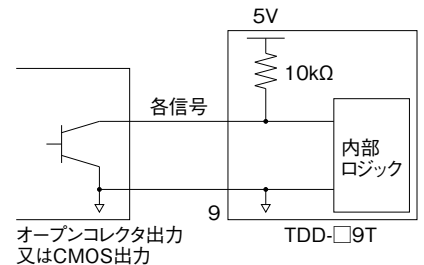
| PIN NO. | | PIN NO. | |
|---------|-------------------|---------|-------------------|
| 1 | 1 10 ⁰ | 14 | 2 10 ⁰ |
| 2 | 4 10 ⁰ | 15 | 8 10 ⁰ |
| 3 | 1 10 ¹ | 16 | 2 10 ¹ |
| 4 | 4 10 ¹ | 17 | 8 10 ¹ |
| 5 | 1 10 ² | 18 | 2 10 ² |
| 6 | 4 10 ² | 19 | 8 10 ² |
| 7 | 1 10 ³ | 20 | 2 10 ³ |
| 8 | 4 10 ³ | 21 | 8 10 ³ |
| 9 | COM | 22 | ポーラリティ (L:マイナス) |
| 10 | 4桁目小数点 | 23 | 3桁目小数点 |
| 11 | 2桁目小数点 | 24 | 輝度調整 |
| 12 | HOLD (L:データ保持) | 25 | ランプテスト (L:全点ON) |
| 13 | ブランク (L:全点OFF) | | |

TDD-69T, 79T

| PIN NO. | | PIN NO. | |
|---------|-------------------|---------|-------------------|
| 1 | 1 10 ⁰ | 14 | 2 10 ⁰ |
| 2 | 4 10 ⁰ | 15 | 8 10 ⁰ |
| 3 | 1 10 ¹ | 16 | 2 10 ¹ |
| 4 | 4 10 ¹ | 17 | 8 10 ¹ |
| 5 | 1 10 ² | 18 | 2 10 ² |
| 6 | 4 10 ² | 19 | 8 10 ² |
| 7 | 1 10 ³ | 20 | 2 10 ³ |
| 8 | 4 10 ³ | 21 | 8 10 ³ |
| 9 | COM | 22 | ポーラリティ (L:マイナス) |
| 10 | 1 10 ⁴ | 23 | 2 10 ⁴ |
| 11 | 4 10 ⁴ | 24 | 8 10 ⁴ |
| 12 | HOLD (L:データ保持) | 25 | ランプテスト (L:全点ON) |
| 13 | ブランク (L:全点OFF) | | |

注) 制御信号部は負論理
12ピンは H:データスルー L:ラッチ

結線例



注意事項、その他

1. 単位表示は前面フィルタに印刷、又は彫刻で行います。
2. ピン9は各信号のコモンとして接続して下さい。
又、本入力部は内部で5Vにプルアップされているソース負荷ですので、CMOS出力及びオープンコレクタ出力のいずれにもインターフェースできます。
3. 小数点の表示は以下によります。
TDD-69T, 79T : フロントパネル内D.P切換スイッチにより任意に設定
TDD-49T, 59T : 小数点信号入力による
4. 接続側のコネクタは付属していません。貴社にてご用意下さい。(下表参照)
5. 入力ケーブルの長さは、5m程度以下としてください。

使用可能なコネクタ、クランプ

| | | | |
|-------------|---|----------------------------|---|
| コネクタ 半田付 | DB-25S-N HDBB-25S | 日本航空電子 ヒロセ電機 | ○ |
| クランプ | DB24659R(長方形) DB19678-2R(角型) DB20962R(丸型) | 日本航空電子 日本航空電子 日本航空電子 | ○ |

○：推奨品

なお、上記推奨品に適合いたしますロックングスクリュウとしてD20419-16JR(日本航空電子)がございました。

外形図

